

魚田 隆

MC イコライザ、3 ch デバイダ組み込み

# 高S/Nプリアンプの製作(2)

## ●フローティング&ガーデッドを徹底しよう

## DC 電源部

#### (1) 電源トランス

今回の製作記事の目玉のひとつが この特注電源トランス (第6図) で ある。

本誌でも、絶縁トランスやら AC 安定化電源やらの広告試用記事があるが、私には屋上屋を重ねる気がしてならない。本質はやはり、内蔵する(作品としての完成度、美しさの問題からぜひにでも内蔵させたい)電源トランスの問題だろう。特に、漏洩磁

束とコモン・モード雑音について厳重な対策を実施したい。第7図でていねいに解説する。

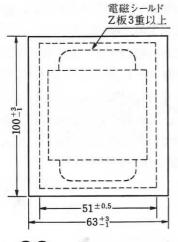
① 漏洩磁束:一般に,コイル(インダクタがより正しいと思うが)に流れる電流が変化するとき(電流で引き起こされた磁束が変化すると考えるべき),そのコイルに電流の変化速度に比例した電圧が誘起される。これがファラデーの法則である。しかし,トランスの場合は逆に「印加された交流電圧に応じた交流磁束がトランスのコア内に誘導され」,そして「そ

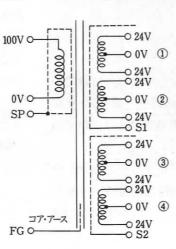
の交流磁束に応じた励磁電流が1次 側に流れる」と考える方が、トラン スの外からみた因果関係に合ってい る.少なくとも、使う側の立場に立 っているはずだ。なぜなら電源トラ ンスの場合は、とくに1次側印加電 圧が先に決まっていて、励磁電流は 必要な量が勝手に流れるのであっ て、ユーザーがこの値だけを気にす ることはまずない。いつも2次側負 荷とのトータルで計算されるから だ。この印加電圧と磁束の関係は、 よく知られた次式で表される。

 $V[V_{rms}] = \sqrt{2} \pi \cdot f \cdot N \cdot B[gauss]$  $\cdot S[cm] \cdot 10^{-8}$ 

(参考までに今回使用のトランスで は最大磁束密度 B=12000 gauss)

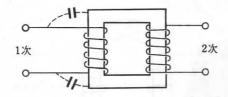
ここで大事なのは、この式はトランス内だけで成り立つのではなく、トランスから外へ出て空気中でも成り立つということだ。そして、電源トランス用コアの比透磁率(磁束の通りやすさ)は高々数百の大きさであって、なにも対策をとらないと、大雑把にみてその比で空気中に漏れ出てくる。



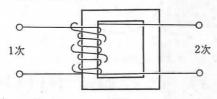


〈第6図〉 イコライザ用と デバイダ用に2 次側を4回路と った特注トラン ス.全体を厳重に 電磁シールドし

#### ●まちがったイメージを与える説明



●正しい巻線のイメーシ



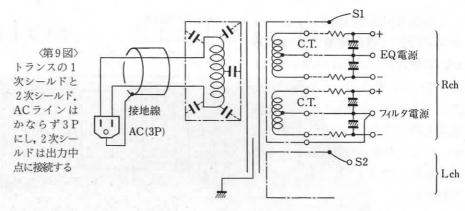
〈第8図〉トランス巻線のイメージ

② コモン・コード・ノイズ対策/ 1次シールド:前述の漏洩磁束は, トランスを外付けとすれば解決する だけにまだ対策が簡単だ。ところが, 本項と次項で触れる雑音要因はもっ とやっかいなしろものである。

本誌でもたびたび AC 電源の極性が取り上げられているが、私には中途半端でしかない。要は、AC 電源入力線2本のうち、どちらが対シャーシ・GND間のインピーダンスが高いかの議論であって、所詮五十歩百歩にすぎない。

いうまでもなく電力線 100 V の2本には、HOT と COLD の区別がある。しかし、誤解のもととなる解説は、電源トランスの1次巻線についてである。ふつうコアの最内側に巻くので、そこだけ見れば巻き始めがコアに近い (Cが大きい)。しかし、1次のすぐ外側には2次巻線があり、こっちは1次の巻き終わりが近い。1次と2次間に静電シールドを施すと、このシールドに対しても、当然巻き終わりの方が Cが大きい(第8図)。

結局、巻き始めと巻き終わりの、 どちらが対シャーシ間でハイ・イン ピーダンスであるかは、わずかな差 でしかない。こんなことを議論する くらいなら、まずは1次巻線の内外 側と AC ラインの通路をそっくり



静電シールドすべきである。このとき、忘れてならないのは給電側 AC電源タップの 3 P 化であり、電源ケーブルの 2 芯シールド線化であって、これを省略して AC 極性がどうのこうのは、順序が違う。

もちろん、そういうトランスは高 価につくが、絶縁トランスを外に追 加するよりはるかに安いはず、本質 を追求しないで、小手先のアクセサ リーが多過ぎはしないか、と私は思 うのだが、

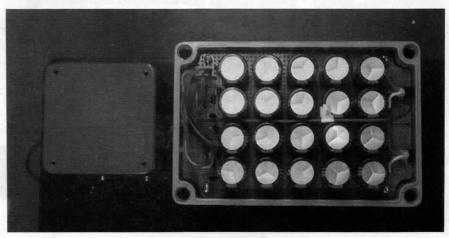
ここまでの話で、1次シールドが 必須であると理解してもらえたであ ろうか。しかも、コモン・モード対 策なので、プリアンプのみならずパ ワー・アンプも一蓮托生なのだから 始末に悪い。が、いたしかたない。

③ コモン・モード対策/2次シールド:前項も含めて,要はAC電源によるコモン・モード雑音電流をいかに信号リターンに流さないかに尽きる(第9図)。たったそれだけを実

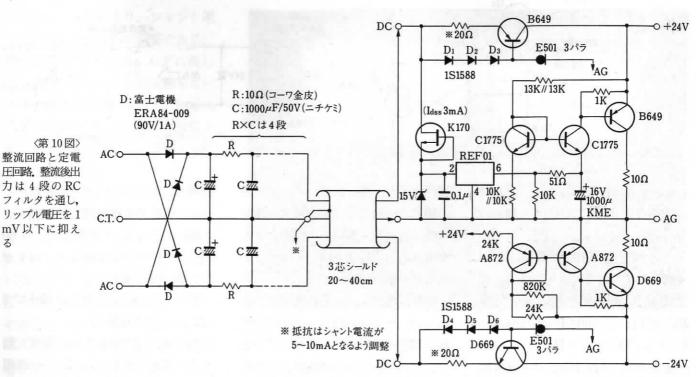
現することがいかに困難であるかは、日夜精密アナログ電子回路の設計製作に従事している技術者なら、 痛感していることであろう。王道はなく、地道な対策の実践のみ。

しかし、引き回しの規模が小さく、かつ周囲と独立した一般家庭のオーディオ装置なら実現は可能なはず、との前提で進める。つまり、AC電源を内蔵するのはソース(CD)と本プリアンプとパワー・アンプ(複数)の3段階にとどまり、その間を結ぶ接続ケーブルを含めて、信号リターンにコモン・モード電流を流さないためには、リターンと独立並行してもう1本のコモン・モード専用線をひけばよい。

そして、これが最重要だが、すべての回路を2重シールドする。この回路方式をアナログ計測屋は、フローティング&ガーデッドと呼ぶ(以下F&Gと略)。そのための重要部品が特注した2重シールド・トランス



●整流電源部ケース内のクローズ・アップ



である。配線規模が大きい放送局では、平衡伝送と並び、このトランスが標準仕様ではないかナ.

というと触れないわけにいかないが、最近一般家庭用でも、平衡入出力を売りものにした装置が販売されていて、本誌にもいろいろ紹介されている。が、しかし肝心のアンプ内部ではシングル・エンド増幅で、前後に変換アンプが余計に付加されているのでは、アホか(失礼!)といいたくなる。狭い家庭内で使用する装置は、マネする以前に、得られる益と変換アンプの害をよくよく比較検討すべきであろう。

変換アンプは省いて、装置間の接続ケーブルを短かくするに越したことはない。唯一例外は、プリアンプの送り出しをバランスとし(ケーブルも長い)、パワー・アンプ側はバランスのまま増幅して BTL 化する場合で、これなら理にかなっている。

## (2) 整流と平滑回路

整流回路を第10図に示す。

① 中点タップ・トランスと整流 素子: DC 電源は±24 V を EQ と フィルタ部に分け, 左右独立なので 計4組必要となる。

前述のように、トランス 2 次側は 左右独立に静電シールドを施してあ るので、整流平滑部もケースを分け たいが、シャーシ上スペースに限り があり、Dケース内に R と L を 2 階立てで収納する (ここでの手抜きが クロストーク悪化に影響するかは、製作 後に測ってみよう)。

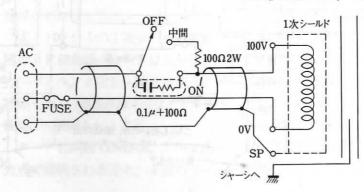
正負電源は独立巻線+個別整流の 例も多いが、ここはシンプルに中点 つき巻線をブリッジ整流する(わざ わざ独立させる理由が私にはない)。

整流素子は SBD に限るが, 高耐 圧品が少ないので候補は絞られる。 約 24 V の整流なので (逆耐圧 70 V 以上), 富士電機 ERA 84-009 は 90 V 仕様で, もう少し余裕が欲しい(本 来なら定格の 70%, できれば 50%で使 いたい)が,入手性と単価が安い(@50円くらい)のを評価して採用する。

そのぶん 1 次側には気を使って,AC OFF 時対策のスナバを挿入する。また,電源投入時のインラッシュを抑えるため,前述の富士通製ショート・タイプのロータリー SW を 1 コ跳びに変更し, $100 \Omega$  を ON/OFF 時に経由させる。この部分をわかりやすく回路にすると,第 11 図のようになる。

したがって、電源 ON/OFF 時に SW つまみを中間に保つとこの 100  $\Omega$  が過熱するので、クリックの中間 点にムリに停めてはならない。

② 多段平滑フィルタ:整流直後は1,000 μFのC入力とする。負荷はDC 60 mA 予定なので,50 Hzの全波整流では,Vr=60 mA・10



〈第 11 図〉 電源トランス 1 次側の配線、AC ラインも 2 芯シー ルドを使うこと

## 測定データ

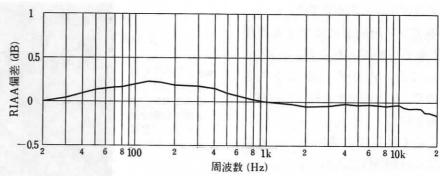
以下のデータはすべて松下オーディオ・アナライザ (VP7725 B. 以下 VP) と HP製 DMM (HP34401 A F 特でのレベル計として使用)をパソコンにて GP-IB制御して,自動計測したものである。特に,ひずみ率測定は VPの THDモードで測ったデータなので,従来の雑音ひずみ率とは異なるので留意されたい。

ひずみ成分と雑音はともに不要成分とはいえ、発生要因が異り、したがって対策手法もまったく異なるので、分けて考察すべきものと筆者は考えている。本機のように超低ひずみ率となると、雑音レベルとコンパラになってしまうので、THDモードは必須ともいえる。

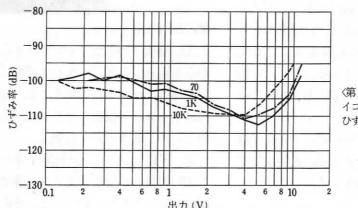
実測データでは、さらに2次3次 ひずみを独立して取ったが、紙数節 約のために THD データのみ3本 重ねて表示することとした。

#### (1) EQ部

① f特 (第15図): MC入力端子から 0.5 mV (一定振幅)を与え,メイン出力を DMM へ接続した.したがって、フィルタ部の基本アンプを1段分経由していることになる。出力は 20 Hz では 5 V 近いレベルで、20 kHz では 50 mV くらいまで下がっている。DMM はオートレンジ、外部トリガ・モードで動作した。なお、測定系の f 特は 0.5 V ではフラットネスを確認したが、レンジ間誤差は見ていない。



〈第 15 図〉 イコライザの RIAA 偏差, +0.2, -0.1 dB 内に収まっている



〈第 16 図〉 イコライザ部の ひずみ率特性

データは R, L間でほとんど差がないので,片 ch のみ示す.  $100\sim200$  Hz で 0.2 dB ほど持ち上がっているが,おおむね良好である。もし気にするならば, C2 を 0.015  $\mu$ F ほど大きくするとよい。

② ひずみ率 (第16図): MC入力端子から 2.5 dB 刻みで各信号を与え,入力セレクタ点で取り出した 10 k/1 k/70 Hz でのデータ (100 Hz でないのは,後述のフィルタ部との兼ね合いである)。 EQ 前段での NF 量が少ないせいか,70 Hz のひずみがやや大きい。逆に 10 kHz のひずみが (3 V 以下で)小さいのは,前段での発生ひずみ成分が,段間の CR で圧縮されるためと思われる。振幅が大き

くなると、10 kHz の悪化が早いのは、後段アンプ、特に2段めのTrに起因すると思われ、もう少し改善の余地があるようだ。2~5 V の範囲では-105 dBc を下回っており、最小ひずみは-110 dBc に達しているので、所期の目標は達成したといえる。10 kHz のひずみ対策は検討して、機会があれば発表したい。

何

3

劣

力

え

M

ず

11

タ

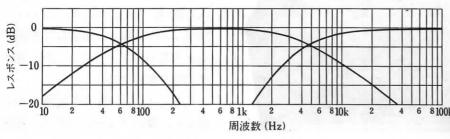
0

由

#### (2) フィルタ部

① f特(第17図): CD入力端 子から2Vを与え,各ch出力を DMMへ接続した。上の曲線が左目 盛,下の曲線は右目盛に合わせて拡 大して表示されている。これもR, L間に差がないので,片chのみ示 す。なお,通過損失が0.4dBほどあ るのは,フォロア1段だけでゲイン をもっていないためである。

CR素子に1%品を採用したので、予定どおりのf特となった。これを見て改めて思うのだが(いまさらいいにくいが)、果してこれは使用予定スピーカと聴取室にとって最適の分割特性だろうか、ということだ。



〈第17図〉フィルタ(チャネル・デバイダ)の周波数特性

意.

(c) プリアンプへの各種接続ケーブルを通して入る雑音.特に,ACラインのコモン・モード電圧により,機器相互の接続ケーブルに流れる雑音電流,なかんづくMCからの入力ケーブルに流れる雑音電流が問題.対策は電源トランスの1次2次シールドとシステムのF&G化.AC電源の3Pタップ(AC-GND)使用.

いうまでもなく,これらの要因が 合算されて MC アンプの入力換算 雑音として評価されるので,バラン スよくすべてについて設計・実装上 の対策を施さねばならない。結果と してどこまで低雑音化に成功したか は,製作記事である以上,測定条件 を明記して公表すべきであろう(プ リアンプなら必須)。

たとえば、アンプの入力コネクタ 点でいわゆる入力ショートした単体 出力での残留雑音測定では、(c)の影響が過小評価されてしまう。あるい は、(b)の影響も雑音測定時と実稼動 時では異なるかもしれない。

本来なら、システムに組み込んで MCと接続し、パワー・アンプ出力 点で測定・評価されるべきであるが、 前後の機器が共通指定化されない以 上,単体での試験はやむをえない。 こんなところにも,測定データと聴 感との相関がときとして一致しない 理由があるのではなかろうか。

### おわりに

ひずみ率データがいくらよくても、オーディオ機器の真価は音にある。かって耳になじんだバッハのトリオ・ソナタ BWV 525 を聴いた。古い愛聴盤 (アルヒーフ 198 156) は30 年来の音を変わらず響かせる。パイプ・オルガン (シュニットガー社、録音は1956 年9月) の音色に深い感動がよみがえる。

20年かけてCDは世に定着したようだが (SONYの第1世代機CDP101に飛びついて以来,何代かを経て,いまではCDが私のメイン・ソースだ),果して当時のCDは今後も末永く安定して音が出るのだろうか。あるいはSACDが定着する以前に,DVD-AUDIOなど別のメディアが後に控えて,20年後は何が主流になるのか見当もつかない,そんな混沌としてきた現代に,時代遅れのロートルがなおLPにしがみつく理由がわかるような気がする.

今回のプリアンプ新調に合わせ

て、SPシステムも一新した。38 cm ウーファが入る 170 l バスレフ箱を 密閉化、ホーン・スピーカも廃止して パイオニア TS-M 1 RS b DYN-AUDIO T b 330 D b 入れ替えた。本 誌の影響が大きいのを認めよう。

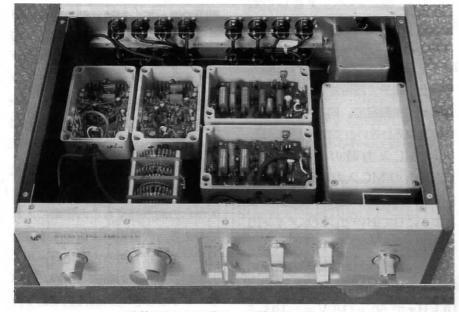
特にバスレフについて触れておきたい。

これは 20 年ほど前に TAD1601 a を購入したときに,深く考えず(当然の選択として) バスレフ箱を作った. いまにして思うと,これは出力トランス付き管球アンプの低域の貧弱な出力を共鳴を利用して補う方式. 20 Hz まで 100 W でも 200 W でも良質な出力が容易に得られる半導体アンプでは,本誌上にあるように電気的補正(または MFB 採用か. いずれにせよ追加回路は専用パワー・アンプ内蔵が適切だろう)で対処するのが正しい,と確信している.

すなわち、バスレフ箱は管球式パワー・アンプに適合したもの。同様に、LPレコードも真空管時代のもので、MCステップアップ・トランスと管球プリアンプが本来の姿ではなかろうか。本機のように、高gm FETの MC直結アンプはLPの美学(?)に似つかわしくないかもしれないですね。

時代ごとの様式美にこだわるなら, CD (SACD) にはやはりデジタル・アンプだろう。その前にスピーカを何とかしなければなるまい。

というわけで、遅ればせながら筆者も、単発サイン波に限らず、2波3波サイン波の時間波形と FFT データを取りながら、これからじっくりとおのおの f 特をチューニングする予定。そのための有力なツール(2 ch 高速 A/D+D/A 信号源)を準備して実験を開始したことを報告して、本稿のおわりとしたい。



●配線にはすべて2芯シールド線が用いられている